

形式的な暗号学的安全性証明による  
アセンブリプログラムの安全性検証:BBSの事例  
Certifying Assembly with Formal Cryptographic Proofs:  
the Case of BBS

Reynald Affeldt, David Nowak, and Kiyoshi Yamada  
アフエルト レナルド, ノヴァック ダヴィッド, 山田 聖

Research Center for Information Security  
Advanced Industrial Science and Technology (AIST), Japan

# 動機

- 暗号ソフトウェアの形式的検証
  - Coq定理証明支援系を利用 [INRIA, 1985~]
- 難しさ: 暗号プリミティブ
  - **機能的正当性**(functional correctness)の証明は技術的な挑戦
    - 実装は低級言語、多くはアセンブリで記述される
  - 仕様は**安全性証明**(security proofs)から構成される
    - 暗号ソフトウェアの仕様の主要な部分

⇒ 目標:

機能的正当性の形式的検証と安全性証明の実用的なフレームワーク

# 成果

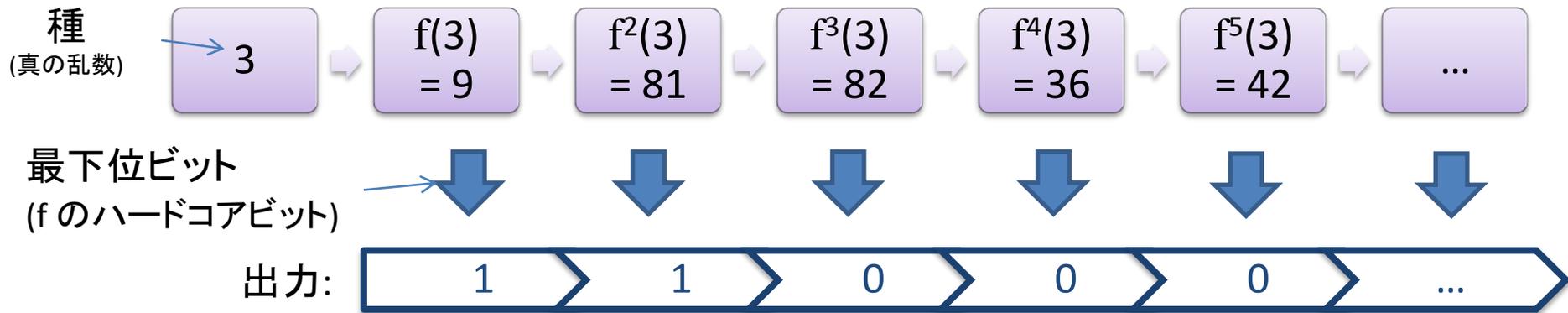
- 統合手法:
  - 機能的正当性の形式的検証
  - 安全性証明の形式的検証
- “*game-playing*” [Shoup, 2004] に基づく
- アセンブリの形式的検証のためのフレームワーク
  - [Saabas and Uustalu, TCS 2007] に基づく
    - goto (labeled jump) を扱うため
  - [Affeldt and Marti, ASIAN 2006] を再利用
- 疑似乱数ビット生成器の形式的検証
  - BBS疑似乱数ビット生成器  
[Blum, Blum, and Shub, SIAM Journal on Computing 1986]
  - 機能的正当性と安全性証明
    - 安全性証明は [Nowak, ICISC 2008] による

# 概要

- ➡ BBS疑似乱数ビット生成器
  - 背景
  - アセンブリによる実装
- アセンブリの形式的検証
  - SGOTO の形式化
- BBSの形式的検証
  - 機能的正当性
  - 安全性証明との統合

# Blum-Blum-Shub 疑似乱数ビット生成器

- $f(x) = x^2 \bmod n$ ,  $n$ は“Blum integer”
  - $n = p \times q$ ,  $p, q$  は(mod 4)のもとで3と合同な素数, 例:  $n = 11 \times 19$
  - $f$  は $QR_n$  上の一方向性関数,  $QR_n$  は “mod  $n$  の平方剰余” の集合
    - $QR_n = \{x \in \mathbb{Z}_n^* \mid \exists y \in \mathbb{Z}_n^* \text{ such that } x = y^2 \pmod{n}\}$
- 構成:



- 安全性証明:
  - BBS は “左予測不可能”
    - “平方剰余仮定”に基づく安全性証明
      - Jacobi symbol が1となる $x \in \mathbb{Z}_n^*$ が  $QR_n$  に含まれるかどうかの判定は計算量的に困難

# アセンブリによるBBSの安全性 アプローチ

- BBS の安全性証明は一般的に関数に対して行われる:
  1. BBS を関数へ形式化:

```
bbs( $len \in \mathbb{N}, seed \in \mathbb{Z}_m^*$ ) =def bbs_rec( $len, seed^2$ )  
bbs_rec( $len \in \mathbb{N}, x \in QR_m$ ) =def match len with  
| 0  $\Rightarrow$  []  
|  $len' + 1 \Rightarrow$  parity( $x$ ) :: bbs_rec( $len', x^2$ )  
end
```

2. 左予測不可能性を述語へ形式化、これを unpredictable とする
  3. unpredictable(bbs) の成立を証明
- 問題: アセンブリで実装された BBS のふるまいは上記の関数と完全に一致しない
    - 特に、実装上の選択による
  - BBS のアセンブリによる実装の安全性の証明方法
    1. アセンブリプログラム `bbs_asm` から数学的関数を抽出
    2. unpredictable(`[[bbs_asm]]`) の成立を証明
      - unpredictable(bbs) を中間の補助定理として利用

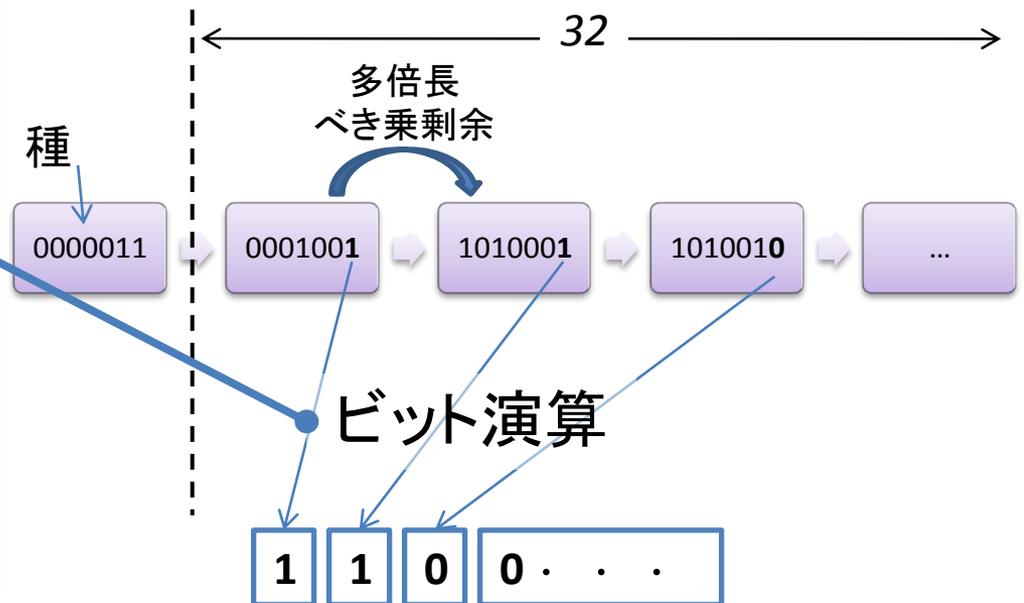
# BBSのアセンブリでの実装

```
bbs_asm =_def
0:   addiu i gpr_zero 0_16
1:   addiu L l 0_16
2:   beq i n 240
3:   addiu j gpr_zero 0_16
4:   addiu w gpr_zero 0_16
5:   beq j thirtytwo 236
6:   mul_mod k x x m ...
230: lw w_ 0_16 x
231: andi w_ w_ 1_16
232: sllv w_ w_ j
233: cmd_or w w w_
234: addiu j j 1_16
235: jmp 5
236: sw w 0_16 L
237: addiu L L 4_16
238: addiu i i 1_16
239: jmp 2
240:
```

疑似乱数ビットの必要なワード数分繰り返す

繰り返しごとに1ワード分の疑似乱数を生成

– 最初の繰り返しの例:



# べき乗剰余のアセンブリでの実装

- 2つの“モンゴメリ乗算”による実装
  - [Montgomery, *Modular multiplication without trial division*, 1985]

```
mont_mul_strict_init =_def
6:    multi_zero ext k Z z
13:   mflhXu gpr_zero
14:   mthi gpr_zero
15:   mtlo gpr_zero
16:   montgomery k alpha x y z m one ext int X Y M Z quot C t s
54:   beq C gpr_zero 81
55:   addiu t t 416
56:   sw C 016 t
57:   addiu ext k 116
58:   multisub ext one z m z M int quot C Z X Y X
80:   jmp 118
81:   multi_lt_prg k z m X Y int ext Z M
93:   beq int gpr_zero 96
94:   skip
95:   jmp 118
96:   multisub k one z m z ext int quot C Z X Y X
118:
```

- モンゴメリ乗算:
  - 入力:  $k$  ワード整数  $\mathcal{M}, X, Y$
  - 出力:  $k+1$  ワード整数  $Z$such that
$$\beta^k Z = X \cdot Y \pmod{\mathcal{M}} \quad \text{NB: } \beta = 2^{32}$$
and
  - $Z < 2\mathcal{M}$  (“raw” version)
  - $Z < \mathcal{M}$  (“strict” version)
- べき乗剰余:
  - 入力:  $k$  ワード整数  $\mathcal{A} = \beta^{2k}, \mathcal{M}, X, Y$
  - 出力:  $Z = X \cdot Y \pmod{\mathcal{M}}$ 
    1.  $\beta^k Z' = X \cdot Y \pmod{\mathcal{M}}$
    2.  $\beta^k Z = Z' \cdot \mathcal{A} = \beta^k X \cdot Y \pmod{\mathcal{M}}$注意:  $\mathcal{M}$  は奇数

# 概要

- 疑似乱数ビット生成器
  - 背景
  - アセンブリによる実装

## アセンブリの形式的検証

- SGOTO の形式化
- BBSの形式的検証
  - 機能的正当性
  - 安全性証明との統合

# アセンブリの形式的証明

- 分離論理を利用[Reynolds, LICS 2002]
  - ポインタを扱うホーア論理
  - 機械化 [Affeldt and Marti, ASIAN 2006]:
    - Coq定理証明支援系を利用
    - スマートカードアセンブリを対象
    - 基礎的な算術関数の形式的検証へ適用
  - WHILE プログラムに限定
    - 構造化制御フロー(sequence, if-then-else, while)
- 新規性:
  - SGOTO のCoq上での形式化
    - Gotoを持つ低級言語のための結合可能なホーア論理 [Saabas and Uustalu, TCS 2007]

# 階乗プログラム [Saabas and Uustalu, TCS 2007]

WHILEでは: **while**  $x < n$  **do** ( $x := x+1; s := s*x$ )

- WHILEのホーア論理での機能的正当性:

$$\begin{array}{c}
 \frac{\{ \begin{array}{l} x+1 \leq n \\ \wedge s*(x+1) = (x+1)! \end{array} \} x := x+1 \{ \begin{array}{l} x \leq n \\ \wedge s*x = x! \end{array} \}}{\frac{\{ \begin{array}{l} x < n \\ \wedge s = x! \end{array} \} x := x+1 \{ \begin{array}{l} x \leq n \\ \wedge s*x = x! \end{array} \} \quad \{ \begin{array}{l} x \leq n \\ \wedge s*x = x! \end{array} \} s := s*x \{ \begin{array}{l} s = x! \\ \wedge x \leq n \end{array} \}}{\frac{\{x < n \wedge s = x!\} x := x+1; s := s*x \{x \leq n \wedge s = x!\}}{\frac{\{x < n \wedge x \leq n \wedge s = x!\} x := x+1; s := s*x \{x \leq n \wedge s = x!\}}{\frac{\{x \leq n \wedge s = x!\} S \{x \not< n \wedge x \leq n \wedge s = x!\}}{\{n \geq 0 \wedge x = 0 \wedge s = 1\} S \{x = n \wedge s = n!\}}}}
 \end{array}$$

# 階乗プログラム [Saabas and Uustalu, TCS 2007]

SGOTOでは :  $(1, \text{ifnot } x < n \text{ goto } 5) \oplus (((2, x := x + 1) \oplus (3, s := s * x)) \oplus (4, \text{goto } 1))$

- SGOTO のホーア論理での機能的正当性:

$I_1 =_{\text{df}} pc = 1 \wedge n \leq 0 \wedge x = 0 \wedge s = 1$   
 $I_{1'} =_{\text{df}} pc = 1 \wedge x \leq n \wedge s = x!$   
 $I_2 =_{\text{df}} pc = 2 \wedge x < n \wedge x \leq n \wedge s = x!$   
 $I_{2'} =_{\text{df}} pc = 2 \wedge x < n$   
 $I_{2''} =_{\text{df}} pc = 2 \wedge x + 1 \leq n$   
 $I_3 =_{\text{df}} pc = 3 \wedge x \leq n$   
 $I_4 =_{\text{df}} pc = 4 \wedge x \leq n \wedge s = x!$   
 $I_5 =_{\text{df}} pc = 5 \wedge x \neq n \wedge x \leq n \wedge s = x!$   
 $I_{5'} =_{\text{df}} pc = 5 \wedge x = n \wedge s = x!$   
 $J_{1'} =_{\text{df}} (pc = 1 \wedge ((x < n \wedge I_{25}[pc \mapsto 2]) \vee (x \neq n \wedge (I_{25}[pc \mapsto 5] \vee 5 = 1))) \vee (pc \neq 1 \wedge I_{25})$   
 $J_{2''} =_{\text{df}} (pc = 2 \wedge I_3[(pc, x) \mapsto (2, x + 1)]) \vee (pc \neq 2 \wedge I_3)$   
 $J_3 =_{\text{df}} (pc = 3 \wedge I_4[(pc, s) \mapsto (3, s * x)]) \vee (pc \neq 3 \wedge I_4)$   
 $J_4 =_{\text{df}} (pc = 4 \wedge (I_{1'}[pc \mapsto 4] \vee 1 = 4)) \vee (pc \neq 4 \wedge I_{1'})$

$$\frac{\frac{\frac{\frac{\overline{\{J_{2''}\} 2 \{I_3\}}}{\overline{\{I_{2''}\} 2 \{I_3\}}}}{\overline{\{I_{2'}\} 2 \{I_3\}}}}{\overline{\{pc = 2 \wedge I_{2'34}\} 2 \{I_{2'34}\}}} \quad \frac{\frac{\overline{\{J_3\} 3 \{I_4\}}}{\overline{\{I_3\} 3 \{I_4\}}}}{\overline{\{pc = 3 \wedge I_{2'34}\} 3 \{I_{2'34}\}}}}{\overline{\{I_{2'34}\} 2 \oplus 3 \{pc \notin [2, 4] \wedge I_{2'34}\}}}}{\overline{\{I_{2'}\} 2 \oplus 3 \{I_4\}}}}{\overline{\{I_2\} 2 \oplus 3 \{I_4\}}}}{\overline{\{pc \in [2, 4] \wedge I_{1'24}\} 2 \oplus 3 \{I_{1'24}\}}}}$$
  

$$\frac{\overline{\{J_4\} 4 \{I_{1'}\}}}{\overline{\{pc = 4 \wedge I_{1'24}\} 4 \{I_{1'24}\}}}}{\overline{\{I_{1'24}\} (2 \oplus 3) \oplus 4 \{pc \notin [2, 5] \wedge I_{1'24}\}}}}{\overline{\{pc \in [2, 5] \wedge I_{1'25}\} (2 \oplus 3) \oplus 4 \{I_{1'25}\}}}}$$
  

$$\frac{\overline{\{J_{1'}\} 1 \{I_{25}\}}}{\overline{\{pc = 1 \wedge I_{1'25}\} 1 \{I_{1'25}\}}}}{\overline{\{I_{1'25}\} C \{pc \notin [1, 5] \wedge I_{1'25}\}}}}{\overline{\{I_{1'}\} C \{I_5\}}}}{\overline{\{I_1\} C \{I_{5'}\}}}}$$

$n \leq 0 ?!$

⇒ SGOTO の導出木は対話的証明に適していない

# WHILE から SGOTO への変換

## コンパイル

$\mathbf{c} =$   
**while**  $b$  (**body**)

compile  $l_0$

$\mathbf{c}' =$   
 $l_0:$  **cjmp**  $(\neg b)$   $l_f+1$   
 $l_0+1:$  **body'**  
 $l_0+1+\text{card}(\text{body}')$ : **jmp**  $l_0$   
 $l_0+\text{card}(\text{prg}')$ :

## 性質 [Saabas and Uustalu, TCS 2007]

### 操作的意味を保存

Some  $s \text{---} \mathbf{c} \rightarrow \text{Some } s'$   $\longrightarrow$  Some  $(l_0, s) \text{---} \mathbf{c}' \rightarrow \text{Some } (l_0 + \text{card}(\text{dom}(\mathbf{c}')), s')$

### ホーア論理の導出木を保存

$\{P\} \mathbf{c} \{Q\}$

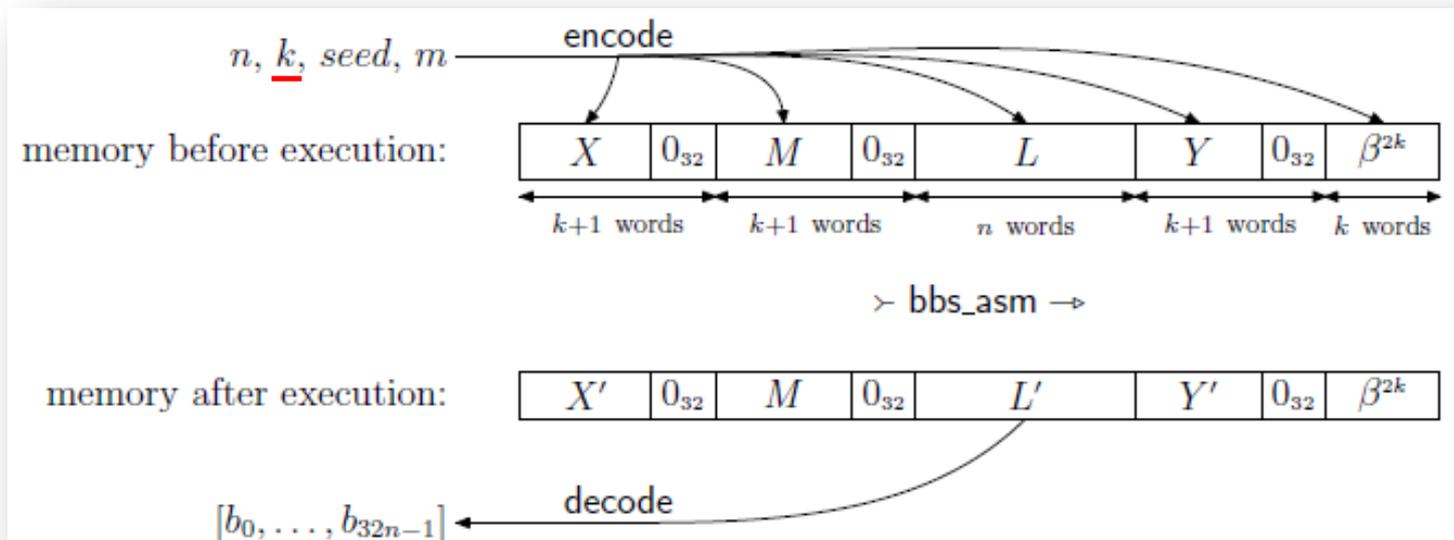
$[pc = l_0 \wedge P] \mathbf{c}' [pc = l_0 + \text{card}(\text{dom}(\mathbf{c}')) \wedge Q]$

# 概要

- 疑似乱数ビット生成器
  - 背景
  - アセンブリによる実装
- アセンブリの形式的検証
  - SGOTO の形式化
- ➔ **BBSの形式的検証**
  - 機能的正当性
  - 安全性証明との統合

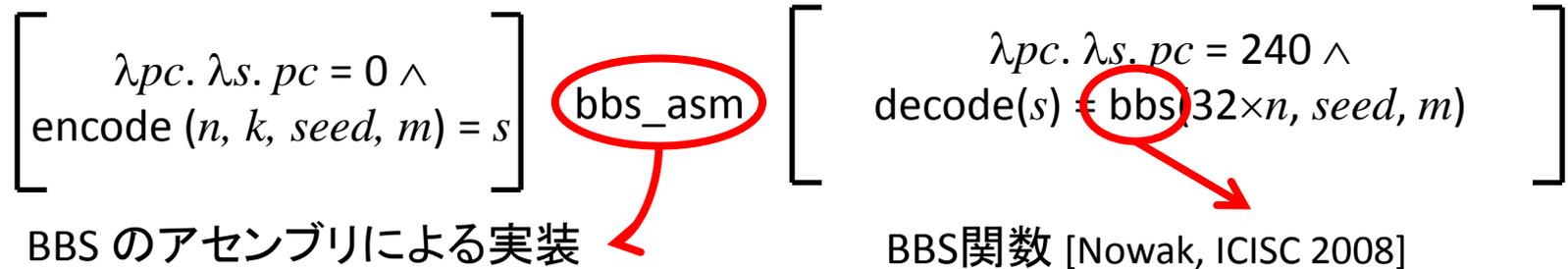
# BBS の仕様

- ポイント: ギャップを埋める
    - BBS の暗号学的証明 [Nowak, ICISC 2008]
      - 整数のサイズに制限なし
    - BBS のアセンブリによる実装
      - 実装上の選択による制約
- ⇒ encode/decode関数を利用
- encode: 任意長整数から多倍長整数へ
  - decode: メモリーからビット列へ



# BBS の機能的正当性

- 証明対象, SGOTOによるホーアの三つ組:



- 実際の証明:

$$4(4k + n + 2) < 2^{32} \rightarrow$$

実装上の選択による  
制約

$$\left\{ \begin{array}{l} \lambda s. \text{encode}(n, k, \text{seed}, m) = s \\ \text{bbs\_asm\_WHILE} \end{array} \right\}$$

$$\left\{ \lambda s. \text{decode}(s) = \text{bbs}(32 \times n, \text{seed}, m) \right\}$$

- コンパイル操作により証明対象のSGOTOによるホーアの三つ組へ変換

# 機能的正当性と安全性証明 統合

- 機能的正当性から  $\llbracket \text{bbs\_asm} \rrbracket$  へ:

1. 停止性と決定性の証明:

$4(4k + n + 2) < 2^{32} \rightarrow \exists! s' . \text{Some } (0, \text{encode } (n, k, \text{seed}, m)) \triangleright \text{bbs\_asm} \rightarrow s'$

2. 関数  $\text{exec}_{\text{bbs\_asm}}$  を抽出:

$\llbracket \text{bbs\_asm} \rrbracket = \text{prefix}_{\text{len}+1} (\text{decode } (\text{exec}_{\text{bbs\_asm}} (\lceil (\text{len}+1)/32 \rceil, \lceil \log_2 32 (m) \rceil, \text{seed}, m)))$

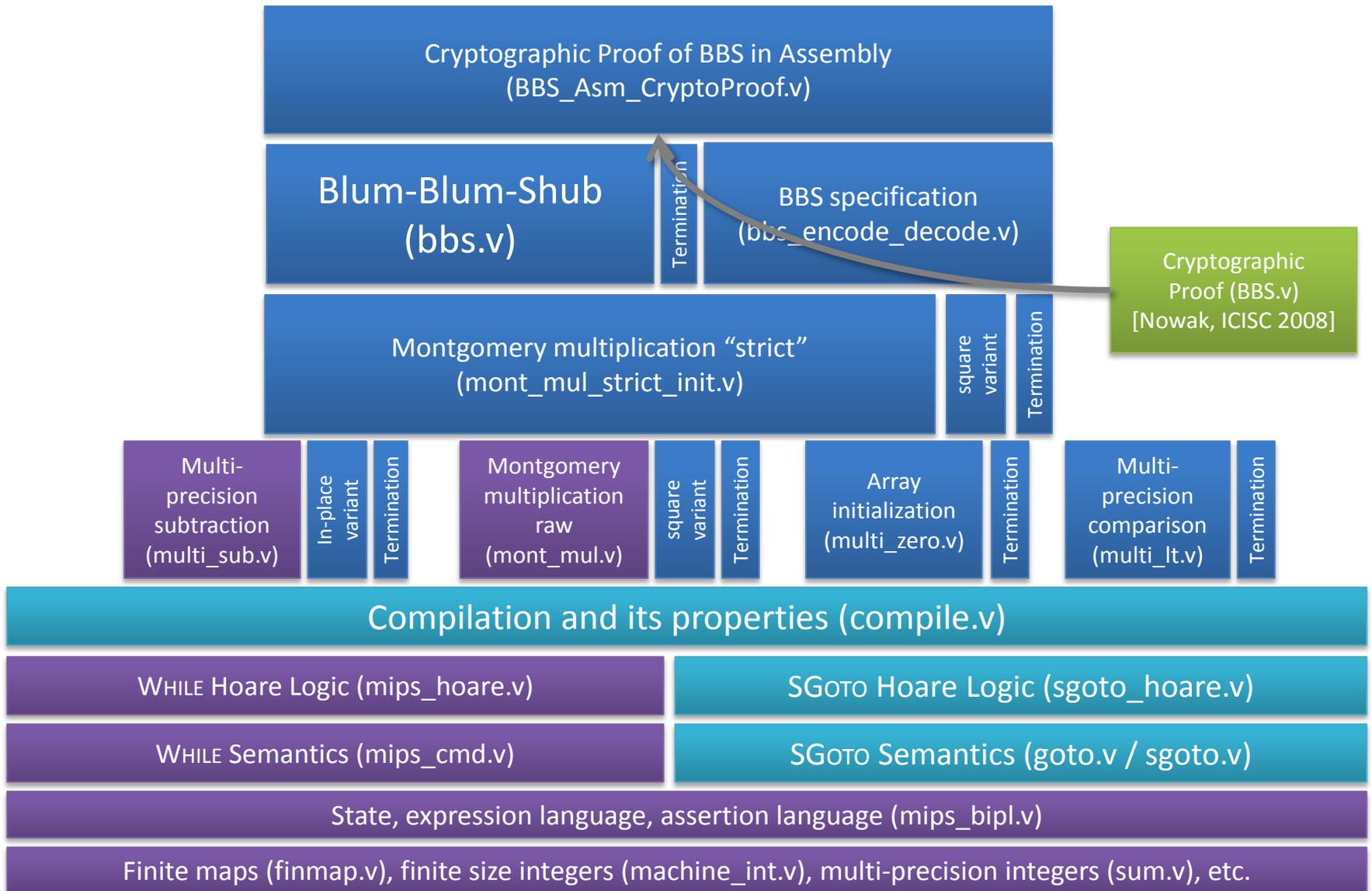
- $\llbracket \text{bbs\_asm} \rrbracket$  は関数  $\text{bbs}$  としてふるまう

- ホーアの三つ組による

- 実装上の選択から引き継がれた制約に従う

$\Rightarrow$  unpredictable( $\text{bbs}$ ) の証明を再利用し、  
unpredictable( $\llbracket \text{bbs\_asm} \rrbracket$ ) を証明できる. (Q.E.D.)

# 形式化の概要



# 結論

- まとめ:
  - 暗号プリミティブの形式的検証の実用的アプローチ
    - アセンブリコードの検証フレームワーク
    - 安全性証明の検証フレームワークとの統合
  - 具体的な事例研究
    - BBS疑似乱数ビット生成器のSmartMIPSでの実装に対する形式的検証
  - 形式的検証結果:  
<http://staff.aist.go.jp/reynald.affeldt/bbs>
- 今後の予定:
  - ElGamalの実装の形式的検証
    - 広く使われている公開鍵暗号スキーム
    - いくつかの部分は準備済み
      - 疑似乱数生成器, べき剰余演算等
      - 安全性証明 [Nowak, ICICS 2007]